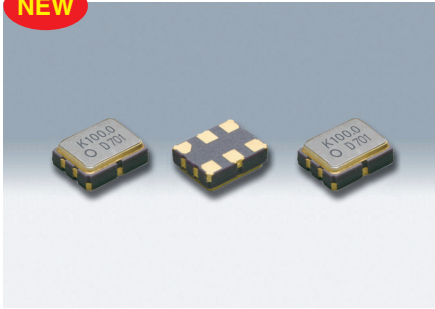


# 表面贴装差分输出晶体振荡器 - Low Voltage

## DSO323SJ/DSO323SD

**NEW**



实际尺寸

### ■ 优点

- 1.8V运行、超高速类型
- 带三态功能
- LVDS输出 (DSO323SJ)
- HCSL输出 (DSO323SD)
- 依据AEC-Q200 (可选: 相当于AEC-Q100)

### ■ 用途

- 服务器、光传输设备、骨干通信基站、车载多媒体设备等



[特性代码]

DSO323S

型号代码

J: LVDS

D: HCSL

电源电压

D: 1.8V

J D A A

运行温度

A: -10 ~ +70°C

C: -40 ~ +85°C

频率公差

A:  $\pm 100 \times 10^{-6}$

B:  $\pm 50 \times 10^{-6}$

订购时除了型号以外, 请另外指定特性代码 (例 AAA)。

### ■ 一般规格

项目	型号	符号	DSO323SJ	DSO323SD
输出规格	-	-	LVDS	HCSL
输出频率范围	$f_0$	-	100~167MHz	
电源电压	$V_{CC}$	-	$+1.8V \pm 0.09V$	
频率公差 (含常温偏差)	$f_{tol}$	-	$\pm 50 \times 10^{-6} \text{ max.}, \pm 80 \times 10^{-6} \text{ max.}$	
保存温度范围	$T_{stg}$	-	$-40 \sim +85^\circ\text{C}$	
运行温度范围	$T_{use}$	-	$-10 \sim +70^\circ\text{C}, -40 \sim +85^\circ\text{C}$	
消耗电流	$I_{CC}$	-	25mA max.	50mA max.
待机时电流 (#1引脚L)	$I_{std}$	-	30 $\mu\text{A}$ max.	
输出负载	Load-R	-	100 $\Omega$ (Output-OutputN)	50 $\Omega$
波形对称	SYM	-	45~55% [at outputs cross point]	
0电平电压	$V_{OL}$	-	-	-0.15~0.15V
1电平电压	$V_{OH}$	-	-	0.55~1.0V
上升时间	$t_r, t_f$	-	0.4ns max. [20~80% Output-OutputN]	0.5ns max. [-0.15~0.15V Output-OutputN]
下降时间		-	-	-
差分输出电压	$V_{OD1}, V_{OD2}$	-	0.247~0.454V	-
差分输出误差	$\Delta V_{OD}$	-	50mV [ $\Delta V_{OD} =  V_{OD1} - V_{OD2} $ ]	-
补偿电压	$V_{OS}$	-	1.125~1.375V	-
补偿电压误差	$\Delta V_{OS}$	-	50mV	-
OE端子0电平输入电压	$V_{LE}$	-	$V_{CC} \times 0.3 \text{ max.}$	
OE端子1电平输入电压	$V_{LH}$	-	$V_{CC} \times 0.7 \text{ min.}$	
输出禁用时间	$t_{PLZ}$	-	200ns	
输出使能时间	$t_{PZL}$	-	2ms	
周期抖动 (1)	$t_{RMS}$	-	2.5ps typ. ( $\sigma$ )	
	$t_{p-p}$	-	22ps typ. (Peak to peak)	
总抖动 (1)	$t_{TL}$	-	35ps typ. [ $t_{DJ} + n \times t_{RJ}$ n=14.1 (BER=1 $\times 10^{-12}$ ) (2)]	
相位抖动	$t_{pj}$	-	0.15ps max.	
包装单位 (3)	-	-	2000pcs./reel ( $\phi 180$ )	

(1) 通过WAVECREST DTS-2075测量。

(2)  $t_{DJ}$ : Deterministic jitter  $t_{RJ}$ : Random jitter

(3) 无需防湿包装管理 Moisture Sensitivity Level: LEVEL1 (IPC/JEDEC J-STD-033)

有关其他规格或者特殊规格请咨询营业部门。

### ■ DSO323S SERIES

[mm]

#### ■ 外形尺寸

型号代码: #6 #5 #4 频率  
#1 Index #1 #2 #3 公司名

#### Pin Connections

Pin No.	Connection
#1	OE(Output Enable)
#2	NC
#3	GND
#4	Output
#5	OutputN
#6	Vcc

#### Function

#1 Input	#4,#5 Output condition
H	Oscillation out
Open	Oscillation out
L	High Z

#### ■ 焊盘图形 (参考)

<Top View>