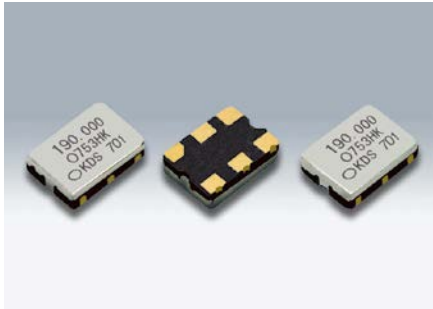


表面贴装差分输出晶体振荡器

DSO753HV/DSO753HK/DSO753HJ



RoHS对应



■ 优点

- 支持CMOS、LV-PECL、LVDS 3种输出电平
- 差分输出 (LV-PECL、LVDS)
- 低抖动
- 带三态功能

■ 用途

- 光传输设备、无线收发装置

实际尺寸

■ 一般规格

项目	型号	符号	DSO753HV	DSO753HK	DSO753HJ
输出规格	—	—	CMOS	LV-PECL	LVDS
输出频率范围	fo	—	170~230MHz	212.5~350MHz	
电源电压	Vcc	—	+3.3V±0.165V	+2.5V±0.125V/+3.3V±0.165V	
频率公差 (含常温偏差)	f_tol	—	±50×10 ⁻⁶ max.		
保存温度范围	T_stg	—	-40~+85°C		
运行温度范围	T_use	—	-20~+70°C		
消耗电流	Icc	—	70mA max.	90mA max.	70mA max.
待机时电流 (#1引脚"L")	I_std	—	30μA max.		
输出负载	Load	—	15pF max.	50Ω to Vcc-2V	100Ω (Output-OutputN)
波形对称	SYM	—	45~55%[50% Vcc Level]	45~55%[at outputs cross point]	
0电平电压	Vol	—	Vcc×0.1 max.	Vcc-1.81~Vcc-1.62V	—
1电平电压	VoH	—	Vcc×0.9 min.	Vcc-1.025~Vcc-0.88V	—
上升时间、下降时间	tr, tf	—	2.0ns max.[10~90% Vcc Level]	1.0ns max.[20~80% Output, OutputN]	1.0ns max.[20~80% Output-OutputN]
差分输出电压	VOD1, VOD2	—	—	—	0.247~0.454V
差分输出误差	ΔVOD	—	—	—	50mV[ΔVOD= VOD1-VOD2]
补偿电压	Vos	—	—	—	1.125~1.375V
补偿电压误差	ΔVos	—	—	—	50mV
OE端子0电平输入电压	ViL	—	Vcc×0.3 max.		
OE端子1电平输入电压	ViH	—	Vcc×0.7 min.		
输出禁用时间	tPLZ	—	200ns max.		
输出使能时间	tPZL	—	2ms max.		
周期抖动 (1)	tRMS	—	2.2ps typ. [σ]	2.5ps typ. [σ]	
	tp-p	—	20ps typ.[Peak to peak]	22ps typ.[Peak to peak]	
总抖动 (1)	tTL	—	32ps typ. [tDJ+n×tRJ n=14.1(BER=1×10 ⁻¹²) (2)]	35ps typ. [tDJ+n×tRJ n=14.1(BER=1×10 ⁻¹²) (2)]	
相位抖动	tpj	—	1ps max. (fo offset:12kHz~20MHz)		
包装单位(3)	—	—	100pcs./reel or 500pcs./reel (φ180)		

(1) 通过WAVECREST DTS-2075测量。

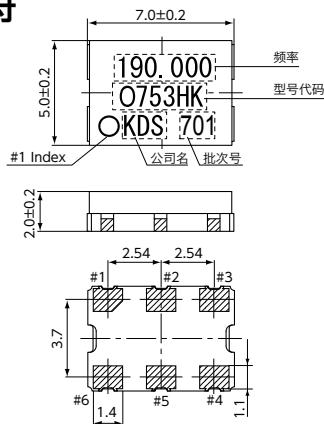
(2) tDJ:Deterministic jitter tRJ:Random jitter

(3) 无需防湿包装管理 Moisture Sensitivity Level:LEVEL1 (IPC/JEDEC J-STD-033)

有关其他规格或者特殊规格请咨询营业部门。

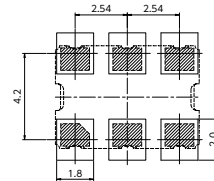
[mm]

■ 外形尺寸



■ 焊盘图形(参考)

<Top View>



DSO753HV→O753HV
DSO753HK→O753HK
DSO753HJ→O753HJ

Pin Connections

Pin No.	Connection
#1	OE(Output Enable)
#2	NC
#3	GND
#4	Output
#5	NC - DSO753HV OutputN - DSO753HK DSO753HJ
#6	Vcc

Function

#1 Input	#4,#5 Output condition
H	Oscillation out
Open	Oscillation out
L	High Z