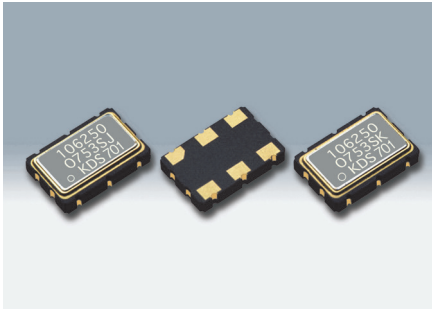


表面贴装差分输出晶体振荡器

DSO753SK/DSO753SJ/DSO753SD



■ 优点

- 外形尺寸: 7.3×4.9×1.5mm
- 2.5V/3.3V运行、超高速类型(13.5~212.5MHz)
- 带三态功能
- LV-PECL输出(DSO753SK)
- LVDS输出(DSO753SJ)
- HCSL输出(DSO753SD)

■ 用途

- 服务器、FC-HBA



■ 一般规格

实际尺寸

项目	型号	符号	DSO753SK	DSO753SJ	DSO753SD
输出规格	-	-	LV-PECL	LVDS	HCSL
输出频率范围	f_0	-	13.5~212.5MHz		
电源电压	V_{CC}	-	+2.5V±0.125V/+3.3V±0.165V		
频率公差(含常温偏差)	f_{tol}	-	±50×10 ⁻⁶ max., ±100×10 ⁻⁶ max.		
保存温度范围	T_{stg}	-	-40~+85°C		
运行温度范围	T_{use}	-	-10~+70°C, -40~+85°C		
消耗电流	I_{CC}	-	45mA max. ($f_0 \leq 170$ MHz), 50mA max. (170MHz< $f_0 \leq 212.5$ MHz)	20mA max.	30mA max. ($f_0 \leq 170$ MHz), 35mA max. (170MHz< $f_0 \leq 212.5$ MHz)
待机时电流(#1引脚"L")	I_{std}	-	10µA max.		
输出负载	Load-R	-	50Ω to $V_{CC}-2V$	100Ω (Output-OutputN)	50Ω
波形对称	SYM	-	45~55% [at outputs cross point]		
0电平电压	V_{OL}	-	$V_{CC}-1.81 \sim V_{CC}-1.62V$	-	-0.15~0.15V
1电平电压	V_{OH}	-	$V_{CC}-1.025 \sim V_{CC}-0.88V$	-	0.58~0.85V
上升时间	t_r, t_f	-	0.5ns max. [20~80% Output, OutputN]	0.4ns max. [20~80% Output-OutputN]	0.5ns max. [0.175~0.525V Level]
下降时间		-	-	-	-
差分输出电压	V_{OD1}, V_{OD2}	-	-	0.247~0.454V	-
差分输出误差	ΔV_{OD}	-	-	50mV [$\Delta V_{OD} = V_{OD1} - V_{OD2} $]	-
补偿电压	V_{OS}	-	-	1.125~1.375V	-
补偿电压误差	ΔV_{OS}	-	-	50mV	-
交叉点电压	V_{CR}	-	-	-	250~550mV
OE端子0电平输入电压	V_{IL}	-	$V_{CC} \times 0.3$ max.		
OE端子1电平输入电压	V_{IH}	-	$V_{CC} \times 0.7$ min.		
输出禁用时间	t_{PLZ}	-	200ns		
输出使能时间	t_{PZL}	-	2ms		
周期抖动(1)	t_{RMS}	-	5ps typ. (13.5MHz≤ f_0 <27MHz) / 2.5ps typ. (27MHz≤ $f_0 \leq 212.5$ MHz) (σ)		
	$tp-p$	-	33ps typ. (13.5MHz≤ f_0 <27MHz) / 22ps typ. (27MHz≤ $f_0 \leq 212.5$ MHz) (Peak to peak)		
总抖动(1)	t_{TL}	-	50ps typ. (13.5MHz≤ f_0 <27MHz) / 35ps typ. (27MHz≤ $f_0 \leq 212.5$ MHz) [$t_{DJ} + n \times t_{RJ}$ n=14.1(BER=1×10 ⁻¹²) (2)]		
相位抖动	tpj	-	1.5ps max. (13.5MHz≤ f_0 <27MHz) / 1ps max. (27MHz≤ $f_0 \leq 212.5$ MHz) [13.5MHz≤ f_0 <40MHz, f_0 offset: 1.2kHz~5MHz $f_0 \geq 40$ MHz, f_0 offset: 1.2kHz~20MHz]		
包装单位(3)	-	-	1000pcs./reel ($\phi 254$)		

(1) 通过WAVECREST DTS-2075测量。

(2) tDJ: Deterministic jitter tRJ: Random jitter

(3) 无需防湿包装管理 Moisture Sensitivity Level: LEVEL1 (IPC/JEDEC J-STD-033)

有关其他规格或者特殊规格请咨询营业部门。

[mm]

■ 外形尺寸

频率 (kHz显示) 型号代码

DSO753SJ (2.5V, 3.3V) → O753SJA
 DSO753SK (2.5V) → O753SKB
 DSO753SK (3.3V) → O753SKA
 DSO753SD (2.5V, 3.3V) → O753SDA

批次数 公司名

Pin Connections

Pin No.	Connection
#1	OE(Output Enable)
#2	NC
#3	GND
#4	Output
#5	OutputN
#6	V _{CC}

Function

#1 Input	#4, #5 Output condition
H	Oscillation out
Open	Oscillation out
L	High Z

■ 焊盘图形(参考)

<Top View>