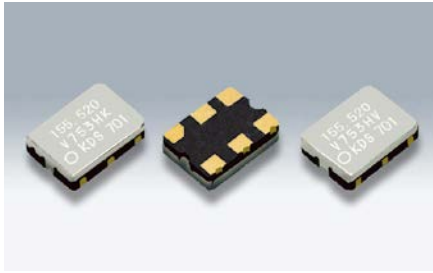


表面贴装差分输出压控晶体振荡器

DSV753HV/DSV753HK/DSV753HJ



RoHS对应



■ 优点

- 支持CMOS、LV-PECL、LVDS 3种输出电平
- 差分输出 (LV-PECL、LVDS)
- 低抖动
- 带三态功能

■ 用途

- 光传输设备、无线收发装置、数字视频相关、HDTV相关设备

实际尺寸

■ 一般规格

项目	型号	符号	DSV753HV	DSV753HK	DSV753HJ
输出规格		—	CMOS	LV-PECL	LVDS
输出频率范围		f _o	170~230MHz	170~350MHz	
电源电压		V _{cc}	+3.3V±0.165V		
频率控制电压		V _{cont}	+1.65V±1.65V		
保存温度范围		T _{stg}	-40~+85°C		
运行温度范围		T _{use}	-20~+70°C		
频率公差(含常温偏差)		f _{tol}	±50×10 ⁻⁶ max.		
频率可变范围		f _{cont}	±100×10 ⁻⁶ min. Positive Slope		
消耗电流		I _{cc}	70mA max.	90mA max.	70mA max.
待机时电流(#2引脚"L")		I _{std}	30μA max.		
输出负载		Load	15pF max.	50Ω to V _{cc} -2V	100Ω(Output-OutputN)
波形对称		SYM	45~55%[50% V _{cc} Level]	45~55%[at outputs cross point]	
0电平电压		V _{OL}	V _{cc} ×0.1 max.	V _{cc} -1.81~V _{cc} -1.62V	—
1电平电压		V _{OH}	V _{cc} ×0.9 min.	V _{cc} -1.025~V _{cc} -0.88V	—
上升时间、下降时间		t _r , t _f	2.0ns max.[10~90% V _{cc} Level]	1.0ns max.[20~80% Output,OutputN]	1.0ns max.[20~80% Output-OutputN]
差分输出电压		V _{OD1} , V _{OD2}	—	—	0.247~0.454V
差分输出误差		ΔV _{OD}	—	—	50mV[ΔV _{OD} = V _{OD1} -V _{OD2}]
补偿电压		V _{os}	—	—	1.125~1.375V
补偿电压误差		ΔV _{os}	—	—	50mV
OE端子0电平输入电压		V _{IL}	V _{cc} ×0.3 max.		
OE端子1电平输入电压		V _{IH}	V _{cc} ×0.7 min.		
周期抖动(1)		t _{RMS}	2.2ps typ. [σ]	2.5ps typ. [σ]	
		tp-p	20ps typ.[Peak to peak]	22ps typ.[Peak to peak]	
总抖动(1)		t _{TL}	32ps typ. [t _{DJ} +n×t _{RJ} n=14.1(BER=1×10 ⁻¹²) (2)]	35ps typ. [t _{DJ} +n×t _{RJ} n=14.1(BER=1×10 ⁻¹²) (2)]	
相位抖动		tpj	1ps max. (f _o offset:12kHz~20MHz)		
包装单位(3)		—	100pcs. / reel or 500pcs. / reel (φ 180)		

(1)通过WAVECREST DTS-2075测量。

(2)t_{DJ}:Deterministic jitter t_{RJ}:Random jitter

(3)防湿梱包:有

有关其他规格或者特殊规格请咨询营业部门。

[mm]

