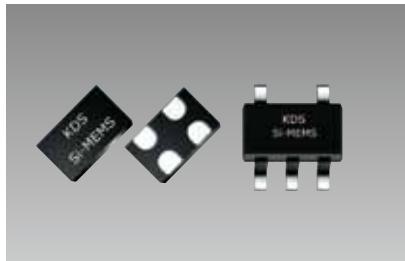


MEMS発振器 - Low Power

MO8008/MO8009/MO2001/MO2002



■ 特長

- 周波数許容偏差: $\pm 20 \times 10^{-6}$
- 低消費電流: +3.5 mA (typical, f = 20MHz, Vdd = +1.8V)

■ 用途

- DSC、DVC、DVR、IP CAM、タブレット、e-Books、SSD、GPON、EPON
- High-speed serial protocols
(USB、SATA、SAS、Firewire、100M/1G/10G Ethernet)



鉛フリー



RoHS対応

型名	周波数範囲 (MHz)	周波数許容偏差 ($\times 10^{-6}$)	電源電圧 (V)	消費電流 (mA Typ.)	サイズ (mm)	出力
MO8008	1 to 110	$\pm 20, \pm 25, \pm 50$	+1.62 to +1.98, +2.25 to +3.63	+3.1 to +5.4 (+0.6 to +1.0 μ A stby)	2.0×1.6×0.8, 2.5×2.0×0.8, 3.2×2.5×0.8, 5.0×3.2×0.8, 7.0×5.0×1.0 (QFN)	LVCMOS
MO8009	115 to 137					
MO2001	1 to 110					
MO2002	115 to 137					
					2.9×2.8×1.3 (SOT23-5)	

■ 一般仕様 (MO8008)

項目	記号	Min.	Typ.	Max.	単位	条件
出力周波数範囲	f	1	-	110	MHz	
電源電圧	Vdd	+1.62	+1.8	+1.98	V	$\times 10^{-6}$ での初期周波数偏差、経時変化(1年)、温度特性、動作電源電圧範囲での電源電圧特性、負荷特性を含む。
		+2.25	+2.5	+2.75		
		+2.52	+2.8	+3.08		
		+2.7	+3.0	+3.3		
		+2.97	+3.3	+3.63		
		+2.25	-	+3.63		
動作温度範囲	T_use	-20	-	+70	°C	Extended Commercial
		-40	-	+85		Industrial
周波数許容偏差	F_stab	-20	-	+20		No load condition, f = 20 MHz, Vdd = +2.8V to +3.3V
		-25	-	+25		
		-50	-	+50		
消費電流	Idd	-	+3.8	+4.5	mA	No load condition, f = 20 MHz, Vdd = +2.5V
		-	+3.7	+4.2		
		-	+3.5	+4.1		
OE端子ディスエーブル電流	I_oe	-	-	+4.2	mA	Vdd = +2.5V to +3.3V, OE = GND, Output in high-Z state
		-	-	+4.0		Vdd = +1.8V, OE = GND, Output in high-Z state
スタンバイ時電流	I_std	-	+2.1	+4.3	μ A	$\bar{S}T$ = GND, Vdd = +2.8V to +3.3V,
		-	+1.1	+2.5		$\bar{S}T$ = GND, Vdd = +2.5V, Output
		-	+0.2	+1.3		$\bar{S}T$ = GND, Vdd = +1.8V, Output i
デューティーサイクル	DC	45	-	55	%	All Vdds
0レベル電圧	V _{0L}	-	-	Vdd × 0.1	V	I _{0L} = +4.0 mA (Vdd = +3.0V or +3.3V) I _{0L} = +3.0 mA (Vdd = +2.8V and Vdd = +2.5V) I _{0L} = +2.0 mA (Vdd = +1.8V)
1レベル電圧	V _{0H}	Vdd × 0.9	-	-	V	I _{0H} = -4.0 mA (Vdd = +3.0V or +3.3V) I _{0H} = -3.0 mA (Vdd = +2.8V and Vdd = +2.5V) I _{0H} = -2.0 mA (Vdd = +1.8V)
立上り時間 立下り時間	Tr, Tf	-	1.0	2.0	ns	Vdd = +2.5V, +2.8V, +3.0V or +3.3V, 20% to 80%
		-	1.3	2.5		Vdd = +1.8V, 20% to 80%
		-	-	2.0		Vdd = +2.25V to +3.63V, 20% to 80%
OE端子0レベル入力電圧	V _{il}	-	-	Vdd × 0.3	V	Pin 1, OE or $\bar{S}T$
OE端子1レベル入力電圧	V _{ih}	Vdd × 0.7	-	-	V	Pin 1, OE or $\bar{S}T$
起動時間	T_start	-	-	5.0	ms	Vddが定格最小値に達してからの時間
出力イネーブル時間 出力ディスエーブル時間	T_oe	-	-	130	ns	f = 110 MHz. For other frequencies, T_oe = 100 ns + 3 × cycles
リジューム時間	T_resume	-	-	5.0	ms	$\bar{S}T$ 端子が50%のしきい値に達してからの時間
RMSピリオドジッタ	T_jitt	-	1.8	3.0	ps	f = 75 MHz, Vdd = +2.5V, +2.8V, +3.0V or +3.3V
		-	1.8	3.0		f = 75 MHz, Vdd = +1.8V
Peak-to-peakピリオドジッタ	T_pk	-	12	25	ps	f = 75 MHz, Vdd = +2.5V, +2.8V, +3.0V or +3.3V
		-	14	30		f = 75 MHz, Vdd = +1.8V
RMS位相ジッタ (ランダム)	T_phj	-	0.5	0.9	ps	f = 75 MHz, Integration bandwidth = 900 kHz to 7.5 MHz
		-	1.3	2.0		f = 75 MHz, Integration bandwidth = 12 kHz to 20 MHz
梱包単位		1000pcs./reel (ϕ 180) or 3000pcs./reel (ϕ 180: 2016, 2520, 3225 package)				